## (19)日本国特許庁 (JP)

識別記号

(51) Int. Cl. 7

# (12)公開特許公報 (A)

# (II)特許出願公開番号 特開2001—203244

テーマコート

(参考)

(P2001-203244A) (43)公開日 平成13年7月27日(2001.7.27)

H01L 21/66 G01R 1/06 31/28	·	HO1L 21/66 GO1R 1/06 31/28	E	2G011 2G032 4M106	
		審査請求 未請	求 請求項の数12	OL	(全16頁)
(21)出願番号	特願2000-9660(P2000-9660)		要人 000005821 松下電器産業株式会社		
(22)出願日	平成12年1月19日(2000.1.19) ·	大阪府 (72)発明者 藤本	大阪府門真市大字門真1006番地 藤本 敬一 大阪府高槻市幸町1番1号 松下電子工業		

FΙ

(74)代理人 100077931 弁理士 前田 弘 (外1名)

株式会社内

Fターム(参考) 2G011 AA16 AA21 AB06 AB07 AB08

AC13 AC14 AE03

2G032 AA00 AB02 AE03 AF02 AF03

ALO3 AL11

4M106 AA01 BA01 DD06 DD10 DD12

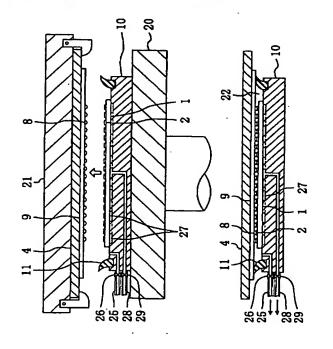
DD22 DD30

(54) 【発明の名称】半導体集積回路の検査方法、半導体集積回路の検査装置及びアライメント装置

#### (57)【要約】

【課題】 半導体ウエハ上に形成されている複数の半導体集積回路素子の外部電極に検査用基板のプロープ端子を接続して、半導体集積回路素子の電気的特性をウエハレベルで一括して検査する際に、プローブ端子の数が増加しても、プローブ端子が外部電極の表面酸化膜を確実に破ることができるようにする。

【解決手段】 半導体ウエハ1を保持しているウエハトレイ10と検査用基板4とを接近させて密封空間22を形成した後、該密封空間22を減圧してプローブ端子8を外部電極2に押し付ける。次に、半導体ウエハ1及び検査用基板4を加熱した後、密封空間22を加圧してプローブ端子8が外部電極2に押し付けられている状態を一旦解放する。次に、密封空間22を再び減圧して、プローブ端子8を外部電極2に押し付けてプローブ端子8と外部電極2とを電気的に導通させる。



【特許請求の範囲】

【請求項1】 それぞれが外部電極を有する複数の半導 体集積回路素子が形成されている半導体ウエハを保持す るウエハ保持部を有するウエハトレイと、前記複数の半 導体集積回路素子の各外部電極と対応する位置にプロー ブ端子を有する検査用基板と、前記ウエハトレイにおけ る前記ウエハ保持部の外側に設けられた環状のシール部 材とを備えた検査装置を用いて行なう半導体集積回路の 検査方法であって、

前記半導体ウエハを前記ウエハトレイの前記ウエハ保持 10 部に保持する工程と、

前記ウエハ保持部に保持されている前記半導体ウエハの 前記複数の半導体集積回路素子の各外部電極と前記検査 用基板の各プローブ端子と位置合わせした後、前記ウエ ハトレイと前記検査用基板とを互いに接近させることに より前記ウエハトレイ、前記検査用基板及び前記環状の シール部材により密封空間を形成する工程と、

前記密封空間を減圧することにより、前記プロープ端子 を前記外部電極に押し付ける工程と、

前記プローブ端子が前記外部電極に押し付けられている 20 状態で前記半導体ウエハ及び前記検査用基板を加熱する 工程と、

前記密封空間を加圧することにより、前記プローブ端子 が前記外部電極に押し付けられている状態を解放する工 程と、

前記半導体ウエハ及び前記検査用基板が加熱されている 状態で前記密封空間を再び減圧することにより、前記プ ロープ端子を前記外部電極に押し付けて前記プローブ端 子と前記外部電極とを電気的に導通させる工程と、

前記プローブ端子及び前記外部電極を介して前記半導体 30 集積回路素子に検査用電圧を供給して、前記複数の半導 体集積回路累子の電気的特性をウエハレベルで一括して 検査する工程とを備えていることを特徴とする半導体集 積回路の検査方法。

【請求項2】 前記半導体ウエハを前記ウエハ保持部に 保持する工程は、減圧力により前記半導体ウエハを前記 ウエハ保持部に吸引する工程を含むことを特徴とする請 求項1に記載の半導体集積回路の検査方法。

【請求項3】 前記半導体ウエハを前記ウエハ保持部に 保持する工程は、静電気により前記半導体ウエハを前記 40 ウエハ保持部に吸着する工程を含むことを特徴とする請 求項1に記載の半導体集積回路の検査方法。

【請求項4】 前記密封空間を加圧する工程は、前記ウ エハ保持部に保持されている前記半導体ウエハが前記検 査用基板の上側に位置する状態で行なうことを特徴とす る請求項1に記載の半導体集積回路の検査方法。

【請求項5】 前記密封空間を形成する工程よりも前 に、前記半導体ウエハにおける前記検査用基板と対向す る面に、接着力又は粘着力を有する樹脂を供給する工程 をさらに備えていることを特徴とする請求項1に記載の 50 状のシール部材により密封空間を形成する工程と、

半導体集積回路の検査方法。

【請求項6】 それぞれが外部電極を有する複数の半導 体集積回路素子が形成されている半導体ウエハを保持す るウエハ保持部を有するウエハトレイと、前記複数の半 導体集積回路素子の各外部電極と対応する位置にプロー ブ端子を有する検査用基板と、前記ウエハトレイにおけ る前記ウエハ保持部の外側に設けられた環状のシール部 材とを備えた検査装置を用いて行なう半導体集積回路の 検査方法であって、

前記半導体ウエハを前記ウエハトレイの前記ウエハ保持 部に保持する工程と、

前記ウエハ保持部に保持されている前記半導体ウエハ、 及び前記検査用基板を加熱する工程と、

前記ウエハ保持部に保持されており且つ加熱されている 前記半導体ウエハの前記複数の半導体集積回路素子の各 外部電極と、加熱されている前記検査用基板の各プロー ブ端子とを位置合わせした後、前記ウエハトレイと前記 検査用基板とを互いに接近させることにより前記ウエハ トレイ、前記検査用基板及び前記環状のシール部材によ って密封空間を形成する工程と、

前記半導体ウエハ及び前記検査用基板が加熱されている 状態で前記密封空間を減圧することにより、前記プロー ブ端子を前記外部電極に押し付けて前記プローブ端子と 前記外部電極とを電気的に導通させる工程と、

前記プローブ端子及び前記外部電極を介して前記半導体 集積回路素子に検査用電圧を供給して、前記複数の半導 体集積回路索子の電気的特性をウエハレベルで一括して 検査する工程とを備えていることを特徴とする半導体集・ 積回路の検査方法。

【請求項7】 それぞれが外部電極を有する複数の半導 体集積回路素子が形成されている半導体ウエハを保持す るウエハ保持部を有するウエハトレイと、

配線層を有する配線基板、周縁部が前記配線基板に保持 されており前記複数の半導体集積回路素子の各外部電極 と対応する位置にプローブ端子を有するメンブレンシー ト、及び内部に直鎖状に配列された導電性粒子を有し該 導電性粒子により前記配線層と前記プローブ端子とを電 気的に導通させる異方導電性ゴムシートを有する検査用 基板と、

前記ウエハトレイにおける前記ウエハ保持部の外側に設 けられた環状のシール部材とを備えた検査装置を用いて 行なう半導体集積回路の検査方法であって、

前記半導体ウエハを前記ウエハトレイの前記ウエハ保持 部に保持する工程と、

前記ウエハ保持部に保持されている前記半導体ウエハの 前記複数の半導体集積回路索子の各外部電極と前記検査 用基板の各プロープ端子とを位置合わせした後、前記ウ エハトレイと前記検査用基板とを互いに接近させること により、前記ウエハトレイ、前記検査用基板及び前記環 前記密封空間を滅圧することにより、前記外部電極と前 記プローブ端子とを互いに接触させて電気的に導通させ ると共に前記ウエハトレイと前記検査用基板とを一体化 する工程と、

前記外部電極と前記プローブ端子とが電気的に導通している状態で前記半導体ウエハ及び前記検査用基板をパーンイン温度に加熱すると共に、前記プローブ端子及び前記外部電極を介して前記半導体集積回路素子に検査用電圧を供給して前記複数の半導体集積回路素子の電気的特性をウエハレベルで一括して検査する工程と、

前記半導体ウエハ及び前記検査用基板が加熱されている 状態で前記密封空間を大気圧に戻し、その後、前記半導 体ウエハ及び前記検査用基板の温度を常温に戻す工程と を備えていることを特徴とする半導体集積回路の検査方 法。

【請求項8】 前記半導体ウエハ及び前記検査用基板の 温度を常温に戻す工程は、前記密封空間を大気圧に戻す と共に前記ウエハトレイと前記検査用基板とを分離した 後に行なうことを特徴とする請求項7に記載の半導体集 積回路の検査方法。

【請求項9】 それぞれが外部電極を有する複数の半導体集積回路素子が形成されている半導体ウエハを保持するウエハ保持部を有するウエハトレイと、

前記複数の半導体集積回路素子の各外部電極と対応する 位置にプローブ端子を有する検査用基板と、

前記ウエハトレイにおける前記ウエハ保持部の外側に設けられており、前記ウエハトレイ及び前記検査用基板と 共に密封空間を形成する環状のシール部材と、

前記密封空間と該密封空間を減圧するための減圧手段と を接続する密封空間減圧用配管と、

前記密封空間減圧用配管に設けられ、前記密封空間の圧力値を所望値に制御できる密封空間圧力可変パルプとを備えていることを特徴とする半導体集積回路の検査装置。

【請求項10】 前記ウエハトレイに形成され、前記ウエハ保持部に載置されている前記半導体ウエハを前記ウエハ保持部に吸引するための空間部と、

前記空間部と該空間部を減圧するための減圧手段とを接 続する空間部減圧用配管と、

前記空間部減圧用配管に設けられ、前記空間部の圧力値 40 を所望値に制御できる空間部圧力可変パルプとをさらに 備えていることを特徴とする請求項9に記載の半導体集 積回路の検査装置。

【請求項11】 前記ウエハトレイに設けられ、電圧が 印加されると前記ウエハ保持部に載置されている前記半 導体ウエハを前記ウエハ保持部に吸着する誘電体をさら に備えていることを特徴とする請求項9に記載の半導体 集積回路の検査装置。

【請求項12】 それぞれが外部電極を有する複数の半 導体集積回路案子が形成されている半導体ウエハを保持 50 するウエハトレイに保持されている前記半導体ウエハと、前記複数の半導体集積回路素子の各外部電極と対応する位置にプローブ端子を有する検査用基板とを、前記外部電極と前記プローブ端子とが互いに対向するように位置合わせするアライメント装置であって、

前記ウエハトレイに保持されている前記半導体ウエハを 加熱する加熱手段を備えていることを特徴とするアライ メント装置。

【発明の詳細な説明】

#### 10 [0001]

【発明の属する技術分野】本発明は、半導体ウエハ上に 形成されている複数の半導体集積回路素子の電気的特性 をウエハレベルで一括して検査する半導体集積回路の検 査方法、該検査方法に用いる検査装置及びアライメント 装置に関する。

[0002]

20

30

【従来の技術】従来、半導体装置は、半導体チップとリードフレームとがポンディングワイヤによって電気的に接続された後、半導体チップ及びリードフレームのインナーリードが樹脂又はセラミックスにより封止された状態で供給されて、プリント基板に実装される。

【0003】ところが、電子機器の小型化及び低価格化の要求から、半導体チップ(半導体集積回路素子)を半導体ウエハから切り出したままのペアチップ状態で回路基板に実装する方法が開発されており、品質が保証されたペアチップを低価格で供給することが望まれている。ペアチップに対して品質保証を行なうためには、1枚の半導体ウエハ上に形成されている複数の半導体集積回路素子に対して一括してバーンインを行なうことが低コスト化の点で好ましい。

【0004】このため、半導体ウエハ上に形成された複数の半導体集積回路素子の各外部電極と対応する位置にプローブ端子を有する検査用基板を用いて、半導体ウエハ上に形成されている複数の半導体集積回路素子の電気的特性をウエハレベルで一括して検査する半導体集積回路の検査方法及び検査装置が提案されている。

【0005】図12は、従来の半導体集積回路の検査装置の断面構造を示しており、半導体ウエハ1の上に形成された複数の半導体集積回路素子の表面には多数の外部電極2が設けられており、各外部電極2の周縁部はバッシペーション膜3によって覆われている。

【0006】半導体ウエハ1と対向するように検査用基板4が設けられている。該検査用基板4は、配線層5aを有する配線基板5と、周縁部が剛性リング6によって配線基板5に固定された例えばポリイミド樹脂からなるメンプレンシート7と、該メンプレンシート7における半導体ウエハ1の外部電極2と対応する部位に設けられた半球状のプローブ端子8と、配線基板5とメンプレンシート7との間に設けられ、配線基板5の配線層5aの一端部とメンプレンシート7のプローブ端子8とを饌気

的に接続する異方導電性ゴムシート9とを備えている。 尚、異方導電性ゴムシート9の内部には直鎖状に配列された導電性粒子9aが設けられており、配線層5aの一端部とプローブ端子8とは導電性粒子9aにより電気的に導通される。また、配線基板5の配線層5aの他端部は、電源電圧、接地電圧又は信号電圧等の検査用電圧を供給する図示しないバーンイン装置に接続される。

【0007】ウエハトレイ10における半導体ウエハ1を保持するウエハ保持部10aの周囲には、リップ状の断面を有する弾性体からなる環状のシール部材11が設 10けられている。ウエハトレイ10におけるウエハ保持部10aとシール部材11との間には環状の減圧用凹状溝12が形成されており、該減圧用凹状溝12はウエハ保持部10aの下側に形成されている連通路13によっても互いに連通している。ウエハトレイ10の一側部には流路開閉バルブ14が設けられており、該流路開閉バルブ14は密封空間減圧用配管15を介して真空ポンプ16に接続される。

【0008】以下、前述の検査装置を用いて行なう半導体集積回路の検査方法について、図13(a)~(c)を参照しながら説明する。

【0009】まず、図13(a)に示すように、水平方向及び上下方向に移動可能な可動テーブル20の上に、半導体ウエハ1を保持しているウエハトレイ10を載置すると共に、検査用基板4を基板ホルダー21に保持させる。次に、可動ステージ20を水平方向へ移動して、半導体ウエハ1の外部電極2と検査用基板4のプローブ端子8とが対向するように位置合わせを行なった後、可動ステージ20を上方へ移動して、ウエハトレイ10と検査用基板4とを互いに接近させる。

【0010】次に、真空ポンプ16を駆動して減圧用凹 状薄12の内部を減圧すると、メンプレンシート7と環 状のシール部材11の先端部とが接触するため、図13 (b)に示すように、ウエハトレイ10、環状のシール 部材11及び検査用基板4によって密封空間22が形成 される。その後、真空ポンプ16をさらに駆動して密封 空間22を減圧すると、環状のシール部材11が弓状の 断面形状に弾性変形するので、プローブ端子8と検査用 電極2とが接触すると共に検査用基板4とウエハトレイ 10とが一体化する。

【0011】次に、図13(c)に示すように、密封空間22の減圧状態を維持したまま、つまり検査用基板4とウエハトレイ10との一体化状態を維持したまま、検査用基板4及びウエハトレイ10をパーンイン装置23に搬入する。

【0012】パーンイン装置23の内部を所定のパーンイン温度に上昇させた後、パーンイン装置23から、プローブ端子8及び外部電極2を介して、半導体ウエハ1の各半導体集積回路案子に検査用電圧を印加して、各半導体集積回路案子の電気特性をウエハレベルで一括して50

検査する。

[0013]

【発明が解決しようとする課題】ところで、半導体ウエハ1上に形成されている複数の半導体集積回路素子の外部電極2は通常アルミニウム等の酸化し易い金属膜により形成されているため、外部電極2の表面はアルミナ等の表面酸化膜によって覆われている。

6

【0014】このため、検査用基板4のプローブ端子8と半導体集積回路素子の外部電極2との良好な電気的導通を得るためには、半導体ウエハ1を保持しているウエハトレイ10と検査用基板4とを、密封空間22の減圧に伴う大気圧によって互いに接近するように押圧し、この押圧力によってプローブ端子8を外部電極2に押し付ける必要がある。このようにすると、プローブ端子8が外部電極2に形成されている表面酸化膜を破るので、プローブ端子8と外部電極2とが電気的に導通する。

【0015】ところが、半導体ウエハ1上に形成される 半導体集積回路素子の数が多くなってくると、検査用基板4に設けられるプローブ端子8の数が増加する一方、 密封空間22の減圧に伴ってウエハトレイ10及び検査 用基板4に作用する大気圧は一定であるから、プローブ 端子1個当たりに加えられる押圧力は減少してくる。

【0016】このため、プローブ端子8が外部電極2の表面酸化膜を確実に破ることができなくなり、これによって、プローブ端子8と外部電極2との間の接触抵抗にバラツキが生じ、バーンインが正確に行なわれなくなるという問題が発生する。

【0017】また、図12に示すように、配線基板5の配線層5aと検査用基板4のプロープ端子8とが異方導電性ゴムシート9の導電性粒子9aを介して電気的に接続される構造の検査装置を用いて検査を行なう場合には、異方導電性ゴムシート9に温度変化及び圧力変化が繰り返し作用するので、導電性粒子9aの配列が乱れて、配線基板5の配線層5aと検査用基板4のプローブ端子8との電気的導通が不良になるという問題が発生する。以下、この点について、図14(a)~(c)を参照しながら説明する。

【0018】まず、密封空間22を減圧すると、検査用基板4及びウエハトレイ10に大気圧が作用し、異方導電性ゴムシート9の両面に圧力が加わるため、異方導電性ゴムシート9が弾性変形するので、異方導電性ゴムシート9の内部の導電性粒子9aの配列は、図14(a)に示す直線状から図14(b)に示すジグザグ状に変化する。次に、半導体集積回路素子に対する検査が終了して、密封空間22の圧力が大気圧に戻ると、異方導電性ゴムシート9に加わっていた圧力が解放されるため、異方導電性ゴムシート9は元の状態に戻り、導電性粒子9aの配列も、図14(b)に示すジグザグ状から図14(a)に示す直線状に復元する。

【0019】ところが、異方導電性ゴムシート9に温度

変化及び圧力変化が繰り返し作用すると、異方導電性ゴムシート9の弾性力が劣化するので、異方導電性ゴムシート9に加わっていた圧力が解放されても、導電性粒子9 a の配列は図14(b)に示すジグザグ状のままになる。次に、他の半導体ウエハ1の半導体集積回路素子の検査を行なうために、密封空間22を減圧すると、導電性粒子9 a の配列は、ジグザグ状がさらに進んで図14(c)に示すように部分的に不連続になるので、配線基板5の配線層5 a と検査用基板4のプローブ端子8との電気的導通が不良になってしまい、他の半導体ウエハ1 10の半導体集積回路素子の検査を良好に行なうことができなくなってしまうという問題が発生するのである。

【0020】前記に鑑み、本発明は、検査用基板に設けられるプローブ端子の数が増加しても、プローブ端子が外部電極の表面酸化膜を確実に破ることができるようにすることを第1の目的とし、異方導電性ゴムシートに温度変化及び圧力変化が繰り返し作用しても、異方導電性ゴムシートの内部に配置されている導電性粒子の配列が乱れないようにすることを第2の目的とする。

#### [0021]

【課題を解決するための手段】前記の第1の目的を達成 するため、本発明に係る第1の半導体集積回路の検査方 法は、それぞれが外部電極を有する複数の半導体集積回 路案子が形成されている半導体ウエハを保持するウエハ 保持部を有するウエハトレイと、複数の半導体集積回路 索子の各外部電極と対応する位置にプローブ端子を有す る検査用基板と、ウエハトレイにおけるウエハ保持部の 外側に設けられた環状のシール部材とを備えた検査装置 を用いて行なう半導体集積回路の検査方法を対象とし、 半導体ウエハをウエハトレイのウエハ保持部に保持する 30 工程と、ウエハ保持部に保持されている半導体ウエハの 複数の半導体集積回路索子の各外部電極と検査用基板の 各プローブ端子とを位置合わせした後、ウエハトレイと 検査用基板とを互いに接近させることによりウエハトレ イ、検査用基板及び環状のシール部材により密封空間を 形成する工程と、密封空間を減圧することにより、プロ ープ端子を外部電極に押し付ける工程と、プロープ端子 が外部電極に押し付けられている状態で半導体ウエハ及 び検査用基板を加熱する工程と、密封空間を加圧するこ とにより、プローブ端子が外部電極に押し付けられてい 40 る状態を解放する工程と、半導体ウエハ及び検査用基板 が加熱されている状態で密封空間を再び減圧することに より、プローブ端子を外部電極に押し付けてプローブ端 子と外部電極とを電気的に導通させる工程と、プローブ 端子及び外部電極を介して半導体集積回路素子に検査用 電圧を供給して、複数の半導体集積回路素子の電気的特 性をウエハレベルで一括して検査する工程とを備えてい る。

【0022】第1の半導体集積回路の検査方法によると、半導体ウエハ及び検査用基板が加熱されている状態 50

で密封空間を再び減圧するため、プローブ端子が外部電極の表面に形成されている表面酸化膜を確実に破ることができるので、プローブ端子と外部電極とが電気的に確実に導通する。従って、検査用基板に設けられるプローブ端子の数が増加して、プローブ端子1個当たりに加えられる押圧力は減少しても、プローブ端子が外部電極の表面酸化膜を確実に破ることができるため、プローブ端子と外部電極との接触抵抗のパラツキを低減できるので、パーンインを正確に行なうことができる。

【0023】第1の半導体集積回路の検査方法において、半導体ウエハをウエハ保持部に保持する工程は、減圧力により半導体ウエハをウエハ保持部に吸引する工程を含むことが好ましい。

【0024】このようにすると、半導体ウエハをウエハトレイのウエハ保持部に確実に保持することができるため、半導体ウエハがウエハトレイに対して移動しないので、検査用基板と半導体ウエハとの位置ずれ、つまりプローブ端子と外部電極との位置ずれが発生し難い。

【0025】第1の半導体集積回路の検査方法におい 20 て、半導体ウエハをウエハ保持部に保持する工程は、静 電気により半導体ウエハをウエハ保持部に吸着する工程 を含むことが好ましい。

【0026】このようにすると、半導体ウエハをウエハトレイのウエハ保持部に確実に保持することができるため、半導体ウエハがウエハトレイに対して移動しないので、検査用基板と半導体ウエハとの位置ずれ、つまりプローブ端子と外部電極との位置ずれが発生し難い。

【0027】第1の半導体集積回路の検査方法において、密封空間を加圧する工程は、ウエハ保持部に保持されている半導体ウエハが検査用基板の上側に位置する状態で行なうことが好ましい。

【0028】このようにすると、半導体ウエハはウエハトレイの自重によって検査用基板に押し付けられるので、半導体ウエハをウエハトレイに保持する機能にトラブルが発生しても、プローブ端子と外部電極との位置ずれが発生し難い。

【0029】第1の半導体集積回路の検査方法は、密封空間を形成する工程よりも前に、半導体ウエハにおける検査用基板と対向する面に、接着力又は粘着力を有する樹脂を供給する工程をさらに備えていることが好ましい

【0030】このようにすると、密封空間を減圧、加圧 又は再減圧する工程において、検査用基板と半導体ウエ ハとが位置ずれして、プローブ端子と外部電極とが位置 ずれする事態を確実に防止することができる。

【0031】前記の第1の目的を達成するため、本発明に係る第2の半導体集積回路の検査方法は、それぞれが外部電極を有する複数の半導体集積回路素子が形成されている半導体ウエハを保持するウエハ保持部を有するウエハトレイと、複数の半導体集積回路素子の各外部電極

と対応する位置にプローブ端子を有する検査用基板と、 ウエハトレイにおけるウエハ保持部の外側に設けられた 環状のシール部材とを備えた検査装置を用いて行なう半 導体集積回路の検査方法を対象とし、半導体ウエハをウ エハトレイのウエハ保持部に保持する工程と、ウエハ保 持部に保持されている半導体ウエハ及び検査用基板を加 熱する工程と、ウエハ保持部に保持されており且つ加熱 されている半導体ウエハの複数の半導体集積回路素子の 各外部電極と、加熱されている検査用基板の各プローブ 端子とを位置合わせした後、ウエハトレイと検査用基板 10 とを互いに接近させることによりウエハトレイ、検査用 基板及び環状のシール部材により密封空間を形成する工 程と、半導体ウエハ及び検査用基板が加熱されている状 態で密封空間を減圧することにより、プローブ端子を外 部電極に押し付けてプロープ端子と外部電極とを電気的 に導通させる工程と、プローブ端子及び外部電極を介し て半導体集積回路素子に検査用電圧を供給して、複数の 半導体集積回路素子の電気的特性をウエハレベルで一括 して検査する工程とを備えている。

【0032】第2の半導体集積回路の検査方法によると、半導体ウエハ及び検査用基板が加熱されている状態で密封空間を減圧するため、プローブ端子が外部電極の表面に形成されている表面酸化膜を確実に破ることができるので、プローブ端子と外部電極とが電気的に確実に導通する。従って、検査用基板に設けられるプローブ端子の数が増加して、プローブ端子1個当たりに加えられる押圧力は減少しても、プローブ端子が外部電極の表面酸化膜を確実に破ることができるため、プローブ端子と外部電極との接触抵抗のバラツキを低減できるので、バーンインを正確に行なうことができる。

【0033】前記の第2の目的を達成するため、本発明 に係る第3の半導体集積回路の検査方法は、それぞれが 外部電極を有する複数の半導体集積回路素子が形成され ている半導体ウエハを保持するウエハ保持部を有するウ エハトレイと、配線層を有する配線基板、周縁部が配線 基板に保持されており複数の半導体集積回路素子の各外 部電極と対応する位置にプローブ端子を有するメンブレ ンシート、及び内部に直鎖状に配列された導電性粒子を 有し該導電性粒子により配線層とプローブ端子とを電気 的に導通させる異方導電性ゴムシートを有する検査用基 40 板と、ウエハトレイにおけるウエハ保持部の外側に設け られた環状のシール部材とを備えた検査装置を用いて行 なう半導体集積回路の検査方法を対象とし、半導体ウエ ハをウエハトレイのウエハ保持部に保持する工程と、ウ エハ保持部に保持されている半導体ウエハの複数の半導 体集積回路索子の各外部電極と検査用基板の各プローブ 端子とを位置合わせした後、ウエハトレイと検査用基板 とを互いに接近させることにより、ウエハトレイ、検査 用基板及び環状のシール部材により密封空間を形成する 工程と、密封空間を減圧することにより、外部電極とプ 50

ローブ端子とを互いに接触させて電気的に導通させると 共にウエハトレイと検査用基板とを一体化する工程と、 外部電極とプローブ端子とが電気的に導通している状態 で半導体ウエハ及び検査用基板をパーンイン温度に加熱 すると共に、プローブ端子及び外部電極を介して半導体 集積回路素子に検査用電圧を供給して複数の半導体集積 回路素子の電気的特性をウエハレベルで一括して検査す る工程と、半導体ウエハ及び検査用基板が加熱されてい る状態で密封空間を大気圧に戻し、その後、半導体ウエ ハ及び検査用基板の温度を常温に戻す工程とを備えてい る。

【0034】第3の半導体集積回路の検査方法による と、検査用基板ひいては異方導電性ゴムシートが加熱さ れている状態で密封空間を大気圧に戻すため、異方導電 性ゴムシートの温度が常温に戻ってから密封空間を大気 圧に戻す場合に比べて、導電性粒子の配列は直線状に復 元し易い。従って、異方導電性ゴムシートに温度変化及 び圧力変化が繰り返し作用しても、導電性粒子の配列が 直線状に復元し易いので、検査用基板の寿命が長くな る。

【0035】第3の半導体集積回路の検査方法において、半導体ウエハ及び検査用基板の温度を常温に戻す工程は、密封空間を大気圧に戻すと共にウエハトレイと検査用基板とを分離した後に行なうことが好ましい。

【0036】このようにすると、異方導電性ゴムシートに温度変化及び圧力変化が繰り返し作用しても、導電性粒子の配列が直線状に一層復元し易いので、検査用基板の寿命が一層長くなる。

【0037】前記の第1の目的を達成するため、本発明に係る半導体集積回路の検査装置は、それぞれが外部電極を有する複数の半導体集積回路素子が形成されている半導体ウエハを保持するウエハ保持部を有するウエハトレイと、複数の半導体集積回路素子の各外部電極と対応する位置にプローブ端子を有する検査用基板と、ウエハトレイにおけるウエハ保持部の外側に設けられており、ウエハトレイ及び検査用基板と共に密封空間を形成する環状のシール部材と、密封空間と該密封空間を減圧するための減圧手段とを接続する密封空間減圧用配管と、密封空間減圧用配管に設けられ、密封空間の圧力値を所望値に制御できる密封空間圧力可変パルブとを備えている。

【0038】本発明の半導体集積回路の検査装置によると、密封空間と該密封空間を減圧するための減圧手段とを接続する密封空間減圧用配管には、密封空間の圧力値を所望値に制御できる密封空間圧力可変パルブが設けられているため、密封空間の圧力値を所望値に容易に設定できるので、密封空間の減圧及び加圧が容易になる。このため、半導体ウエハ及び検査用基板が加熱されている状態で密封空間を減圧して、外部電極の表面に形成されている表面酸化膜をプローブ端子により破ることが容易

になると共に、プローブ端子が外部電極を押圧する押圧 カの設定が容易になる。

【0039】本発明の半導体集積回路の検査装置は、ウエハトレイに形成され、ウエハ保持部に載置されている半導体ウエハをウエハ保持部に吸引するための空間部と、空間部と該空間部を減圧するための減圧手段とを接続する空間部減圧用配管と、空間部減圧用配管に設けられ、空間部の圧力値を所望値に制御できる空間部圧力可変バルブとをさらに備えていることが好ましい。

【0040】このようにすると、半導体ウエハをウエハ 10トレイのウエハ保持部に減圧力により吸引して保持する工程と、密封空間を減圧したり又は加圧したりする工程とを独立に行なうことができるので、半導体ウエハの保持状態に影響を及ぼすことなく、密封空間の減圧又は加圧を行なうことができる。

【0041】本発明の半導体集積回路の検査装置は、ウエハトレイに設けられ、電圧が印加されるとウエハ保持部に載置されている半導体ウエハをウエハ保持部に吸着する誘電体をさらに備えていることが好ましい。

【0042】このようにすると、半導体ウエハをウエハ 20トレイのウエハ保持部に静電気により吸着して保持する工程と、密封空間を減圧したり又は加圧したりする工程とを独立に行なうことができるので、半導体ウエハの保持状態に影響を及ぼすことなく、密封空間の減圧又は加圧を行なうことができる。

【0043】前記の第1の目的を達成するため、本発明に係るアライメント装置は、それぞれが外部電極を有する複数の半導体集積回路素子が形成されている半導体ウエハを保持するウエハトレイに保持されている半導体ウエハと、複数の半導体集積回路素子の各外部電極と対応 30する位置にプローブ端子を有する検査用基板とを、外部電極とプローブ端子とが互いに対向するように位置合わせするアライメント装置を対象とし、ウエハトレイに保持されている半導体ウエハを加熱する加熱手段を備えている。

【0044】本発明のアライメント装置によると、ウエハトレイに保持されている半導体ウエハを加熱する加熱手段を備えているため、ウエハトレイに保持されており且つ加熱されている半導体ウエハの複数の半導体集積回路素子の各外部電極と、検査用基板の各プローブ端子と40を位置合わせした後、プローブ端子を外部電極に押し付けることができるので、つまり、プローブ端子を加熱されている半導体ウエハの外部電極に押し付けることができるので、プローブ端子により外部電極の表面に形成されている表面酸化膜を確実に破ることができ、これによって、プローブ端子と外部電極とを電気的に確実に導通させることができる。

[0045]

【発明の実施の形態】 (第1の実施形態) 以下、本発明 の第1の実施形態に係る半導体集積回路の検査装置につ 50 いて、図1及び図2を参照しながら説明する。

【0046】図1は第1の実施形態に係る半導体集積回路の検査装置の断面構造を示し、図2は第1の実施形態に係る半導体集積回路の検査装置が収納されるパーンイン装置の概略全体構成図を示している。

【0047】図1に示すように、半導体ウエハ1の上に 形成された複数の半導体集積回路素子の表面には多数の 外部電極2が設けられており、各外部電極2の周縁部は パッシペーション膜3によって覆われている。

【0048】半導体ウエハ1と対向するように検査用基 板4が設けられている。該検査用基板4は、配線層5a を有する配線基板5と、周縁部が剛性リング6によって 配線基板5に固定された例えばポリイミド樹脂からなる メンプレンシート7と、該メンプレンシート7における 半導体ウエハ1の外部電極2と対応する部位に設けられ た半球状のプローブ端子8と、配線基板5とメンブレン シート7との間に設けられ、配線基板5の配線層5 aの 一端部とメンプレンシート7のプローブ端子8とを電気 的に接続する異方導電性ゴムシート9とを備えている。 異方導電性ゴムシート9の内部には直鎖状に配列された 導電性粒子9 a が設けられており、配線層5 a の一端部 とプローブ端子8とは導電性粒子9 aにより電気的に導 通される。配線基板5の配線層5aの他端部は、電源電 圧、接地電圧又は信号電圧等の検査用電圧を供給するバ ーンイン装置23(図2を参照)に接続される。

【0049】ウエハトレイ10における半導体ウエハ1を保持するウエハ保持部10aの周囲には、リップ状の断面を有する弾性体からなる環状のシール部材11が設けられており、検査用基板4、ウエハトレイ10及び環状のシール部材11によって密封空間22が形成される。

【0050】ウエハトレイ10におけるウエハ保持部10aとシール部材11との間には環状の減圧用凹状溝12が形成されており、該減圧用凹状溝12は、ウエハ保持部10aの下側に形成されている連通路13により互いに連通していると共に、密封空間22と連通している。ウエハトレイ10の一側部には、減圧用凹状溝12及び密封空間22と連通し且つ該密封空間22を減圧するため密封空間減圧用配管25が接続されており、該密封空間減圧用配管25には、密封空間22の圧力値を所望値に制御することができる密封空間圧力可変バルプ26が設けられている。

【0051】また、ウエハトレイ10のウエハ保持部10aには、減圧用凹状帯12とは連通していない一方、互いに連通している同心円状の複数の凹状構からなる空間部27が形成されている。ウエハトレイ10の一側部には、空間部27と連通し且つ該空間部27を減圧するための空間部減圧用配管28が接続されており、該空間部減圧用配管28には、空間部27の圧力値を所望値に制御することができる空間部圧力可変パルプ29が設け

られている。尚、密封空間減圧用配管25及び空間部減 圧用配管28は共通の真空ポンプ30に接続される。

【0052】図2に示すように、バーンイン装置23 は、一体化された検査用基板4及びウエハトレイ10を 収納する収納部23aを有しており、ウエハトレイ10 に保持された半導体ウエハ1の各外部電極2には、検査 用基板4を構成する配線基板5の配線層5aを介して、 電源電圧、接地電圧又は信号電圧等の検査用電圧が供給 される。

【0053】第1の実施形態に係る検査装置によると、密封空間22と連通する密封空間減圧用配管25と、空間部27と連通する空間部減圧用配管28とが互いに独立しており、また、密封空間減圧用配管25に密封空間圧力可変パルブ26が設けられていると共に空間部減圧用配管28に空間部圧力可変パルブ29が設けられているため、密封空間22の圧力及び空間部27の圧力は互いに独立して制御可能である。

【0054】以下、第1の実施形態に係る半導体集積回路の検査装置を用いて行なう検査方法について、図3 (a)、(b)及び図4(a)、(b)を参照しながら 20

説明する。

【0055】まず、図3(a)に示すように、水平方向及び上下方向に移動可能な可動テーブル20の上にウエハトレイ10を保持すると共に、該ウエハトレイ10のウエハ保持部10aに半導体ウエハ1を載置する。その後、真空ポンプ30を駆動すると共に空間部圧力可変バルブ29を制御して、空間部27を所定の圧力値に減圧する。このようにすると、半導体ウエハ1は減圧力によってウエハトレイ10のウエハ保持部10aに吸引されて保持される。

【0056】次に、基板ホルダー21に検査用基板4を半導体ウエハ1と対向するように保持させた後、検査用基板4のプローブ端子8の各位置を図示しない第1のCCDカメラを用いて第1の画像データとして取り込むと共に、半導体ウエハ1の外部電極2の各位置を図示しない第2のCCDカメラを用いて第2の画像データとして取り込む。その後、第1の画像データと第2の画像データとが対応するように可動ステージ20を水平方向に移動して、検査用基板4のプローブ端子8と半導体ウエハ1の外部電極2との位置合わせを行なう。

【0057】次に、可動ステージ20を上方に移動して、ウエハトレイ10と検査用基板4とを互いに接近させると、メンプレンシート7と環状のシール部材11の先端部とが接触するため(図1を参照)、図3(b)に示すように、ウエハトレイ10、環状のシール部材11及び検査用基板4によって密封空間22が形成される。この状態で、真空ポンプ30を駆動すると共に密封空間圧力可変パルプ26を制御して、密封空間22を所定の圧力値に減圧すると、検査用基板4及びウエハトレイ10は各裏面側から大気圧を受けるため、環状のシール部

材11が弓状の断面形状に弾性変形し、プローブ端子8 と検査用電極2とが接触すると共に検査用基板4とウェ ハトレイ10とが一体化する。

【0058】次に、図4(a)に示すように、一体化された検査用基板4及びウエハトレイ10を、その上下の位置を反転させた状態でパーンイン装置23の収納部23aに収納した後、密封空間減圧用配管25及び空間部減圧用配管28をパーンイン装置23の真空ポンプ(図示は省略している。)に接続すると共に、密封空間圧力可変パルプ26及び空間部圧力可変パルプ29の設定値は変更しない。その後、収納部23aの雰囲気温度をパーンイン温度まで上昇させると、プローブ端子8と検査用電極2とが接触した状態で、半導体ウエハ1及び検査用基板4が熱膨張するので、プローブ端子8と検査用電極2とは位置ずれしない。

【0059】尚、図2における検査用基板4の平面形状は、図4(a)、(b)における検査用基板4の平面形状に比べて大きいが、これは、図2における検査用基板4は、配線基板5における異方導電性ゴムシート9の反対側の面に剛性基板を有している場合を示しているためであって、図2に示す検査用基板4と図4(a)、

(b) に示す検査用基板4とは本質的には同じものである。

【0060】また、第1の実施形態においては、収納部23aの雰囲気温度をパーンイン温度まで上昇させることにより、半導体ウエハ1及び検査用基板4を加熱したが、これに代えて、ウエハトレイ10に内蔵されているヒーターにより、半導体ウエハ1及び検査用基板4を加熱してもよい。

30 【0061】また、半導体ウエハ1及び検査用基板4を 加熱する温度は、パーンイン温度でなくても、80℃以 上であればよい。

【0062】次に、収納部23aの雰囲気温度をパーンイン温度に保った状態で、密封空間圧力可変パルプ26を制御して、密封空間22の圧力を大気圧に戻す。このようにすると、環状のシール部材11はその弾性力により元の断面形状に戻ると共に、半導体ウエハ1はウエハトレイ10の重力を受けているので、プローブ端子8と検査用電極2とは、接触しているものと接触していないものとが混在する。

【0063】この場合、密封空間圧力可変パルプ26及び空間部圧力可変パルプ29の各圧力値をそれぞれ調整することにより、密封空間22の圧力及び空間部27の圧力は互いに独立に制御できるので、半導体ウエハ1をウエハトレイ10のウエハ保持部10aに保持した状態で密封空間22の圧力を大気圧に解放することができる

圧力可変パルプ26を制御して、密封空間22を所定の 【0064】また、一体化された検査用基板4及びウエ 圧力値に減圧すると、検査用基板4及びウエハトレイ1 ハトレイ10を、その上下の位置を反転させた状態でつ 0は各裏面側から大気圧を受けるため、環状のシール部 50 まりウエハトレイ10が検査用基板4の上側に位置する

ような状態で、パーンイン装置23の収納部23aに収 納するため、密封空間22の圧力を大気圧に解放して も、プローブ端子8と検査用電極2とが位置ずれを起こ すことがないと共に、トラブルが発生して空間部27又 は密封空間22の圧力が上昇しても半導体ウエハ1が落 下して破損する恐れはない。

【0065】尚、密封空間22の圧力を大気圧に解放す る代わりに、プローブ端子8が検査用電極2に押し付け られている状態が解放される程度に密封空間22の圧力 を上昇させてもよい。

【0066】次に、図4(b)に示すように、収納部2 3 a の雰囲気温度をパーンイン温度に保った状態で、密 封空間圧力可変パルプ26を制御して、密封空間22を 再び減圧する。このようにすると、プローブ端子8と検 査用電極2とが互いに接触すると共に電気的に導通す

【0067】ところで、半導体集積回路素子の外部電極 2は通常アルミニウム等のように酸化されやすい金属か らなるので、外部電極2の表面はアルミナ等の表面酸化 膜により覆われているが、第1の実施形態においては、 半導体ウエハ1及び検査用基板4を80℃以上の温度例 えばパーンイン温度(例えば150℃)に保った状態 で、密封空間22を再び減圧するため、外部電極2の表 面に形成されている表面酸化膜はプローブ端子8により 確実に破られる。従って、プローブ端子8と外部電極2 とが電気的に確実に導通するので、プローブ端子8と外 部電極2との接触抵抗が低減する。

【0068】半導体ウエハ1及び検査用基板4を80℃ 以上の温度に保った状態で密封空間22を減圧すると、 プローブ端子8が外部電極2の表面酸化膜を確実に破る 30 ことができる理由としては、外部電極2の表面に形成さ れている表面酸化膜の破断強度が低下しているという理 由、及び、外部電極2が軟化しているため、プローブ端 子8が表面酸化膜を押圧したときに表面酸化膜の下側の 外部電極2が変形し易いので、表面酸化膜が変形し易い という理由等が挙げられる。

【0069】次に、図示は省略しているが、検査用基板 4のプローブ端子8及び半導体ウエハ1の外部電極2を 介して半導体集積回路素子に検査用電圧を供給して、半 導体ウエハ1の上に形成されている複数の半導体集積回 40 路索子の電気的特性をウエハレベルで一括して検査す る。

【0070】(第1の実施形態の第1変形例)以下、本 発明の第1の実施形態の第1変形例に係る半導体集積回 路の検査装置及び検査方法について、図5を参照しなが

【0071】第1変形例の特徴として、空間部27、空 間部減圧用配管28及び空間部圧力可変パルブ29が設 けられていない代わりに、ウエハトレイ10には、電圧

静電気により吸着する誘電体31が埋め込まれている。 【0072】従って、ウエハトレイ10のウエハ保持部 10 aに半導体ウエハ1を載置した後、誘電体31に電 圧を印加することにより、半導体ウエハ1をウエハトレ イ10のウエハ保持部10aに確実に保持することがで きる。

【0073】(第1の実施形態の第2変形例)以下、本 発明の第1の実施形態の第2変形例に係る半導体集積回 路の検査装置及び検査方法について、図6を参照しなが ら説明する。

【0074】第2変形例においては、空間部27、空間 部減圧用配管28及び空間部圧力可変パルブ29が設け られている場合について説明するが、これに代えて、第 1変形例のように、ウエハトレイ10に、電圧が印加さ れると半導体ウエハ1をウエハ保持部10aに静電気に より吸着する誘電体31が埋め込まれていてもよい。

【0075】第2変形例の特徴として、ウエハトレイ1 0と検査用基板4とを互いに接近させて、ウエハトレイ 10、環状のシール部材11及び検査用基板4によって 密封空間22を形成する前に、つまり、半導体ウエハ1 をウエハトレイ10のウエハ保持部10aに保持させた 後、又は、検査用基板4のプロープ端子8と半導体ウエ ハ1の外部電極2との位置合わせを行なった後に、図6 に示すように、半導体ウエハ10における検査用基板4 と対向する面に、接着力又は粘着力を有する樹脂32を 少なくとも1カ所塗布しておく。尚、接着力又は粘着力 を有する樹脂32としては、シリコーン系の樹脂又はエ ポキシ系の熱硬化型樹脂等を用いることができる。ま た、樹脂32を塗布する代わりに、両面に接着剤又は粘 着剤を有するシートを貼着してもよい。

【0076】このようにしてから、密封空間22を減圧 してプローブ端子8と外部電極2とを接触させた後、半 導体ウエハ1及び検査用基板4を加熱し、その後、密封 空間22の圧力を大気圧に戻す。このようにすると、密 封空間22の圧力が大気圧に戻っても、検査用基板4と 半導体ウエハ1とが位置ずれを起こさないので、密封空 間22を再び減圧したときに、プローブ端子8と検査用 電極2とが確実に接触して電気的に導通する。

【0077】(第2の実施形態)以下、本発明の第2の 実施形態に係るアライメント装置について、図7を参照 しながら説明する。尚、第2の実施形態においては、第 1の実施形態と同一の部材については、同一の符号を付 すことにより、説明を省略する。

【0078】図7に示すように、第2の実施形態に係る アライメント装置においては、水平方向及び上下方向に 移動可能な可動テープル20におけるウエハトレイ10 を保持する部分には、ウエハトレイ10ひいては該ウエ ハトレイ10に保持される半導体ウエハ1を加熱する第 1のヒーター33が設けられていると共に、可動テープ が印加されると半導体ウエハ1をウエハ保持部10aに 50 ル20の上方に配置される基板ホルダー21における検

18

査用基板4を保持する部分には、検査用基板4を加熱する第2のヒーター34が設けられている。

【0079】以下、第2の実施形態に係るアライメント 装置を用いて行なう半導体集積回路の検査方法について 図7及び図8を参照しながら説明する。

【0080】まず、図7に示すように、可動テーブル20の上にウエハトレイ10を保持すると共に、該ウエハトレイ10のウエハ保持部10aに半導体ウエハ1を保持する。また、基板ホルダー21に検査用基板4を半導体ウエハ1と対向するように保持する。

【0081】次に、第1のヒーター33により半導体ウエハ1を80℃以上の温度例えばパーンイン温度(例えば150℃)にまで加熱すると共に、第2のヒーター34により検査用基板4を80℃以上の温度例えばパーンイン温度(例えば150℃)にまで加熱する。

【0082】次に、検査用基板4のプローブ端子8の各位置を図示しない第1のCCDカメラを用いて第1の画像データとして取り込むと共に、半導体ウエハ1の外部電極2の各位置を図示しない第2のCCDカメラを用いて第2の画像データとして取り込んだ後、第1の画像デクとが対応するように可動ステージ20を水平方向に移動して、検査用基板4のプローブ端子8と半導体ウエハ1の外部電極2との位置合わせを行なう。

【0083】次に、可動ステージ20を上方に移動して、ウエハトレイ10と検査用基板4とを互いに接近させると、図8に示すように、ウエハトレイ10、環状のシール部材11及び検査用基板4によって密封空間22が形成される。

【0084】次に、半導体ウエハ1及び検査用基板4を 30 加熱した状態で密封空間22を減圧して、プローブ端子8と検査用電極2とを互いに接触させると共に電気的に導通させる。

【0085】次に、図示は省略しているが、検査用基板4のプロープ端子及び半導体ウエハ1の外部電極2を介して半導体集積回路素子に検査用電圧を供給して、半導体ウエハ1の上に形成されている複数の半導体集積回路素子の電気的特性をウエハレベルで一括して検査する。

【0086】前述したように、外部電極2の表面はアルミナ等の表面酸化膜により覆われているが、第2の実施 40 形態においては、半導体ウエハ1及び検査用基板4を8 0℃以上の温度例えばバーンイン温度に保った状態で、密封空間22を減圧するため、外部電極2の表面に形成されている表面酸化膜はプローブ端子8により確実に破られる。従って、プローブ端子8と外部電極2とが電気的に確実に導通するので、接触抵抗が低減する。

【0087】尚、第2の実施形態においては、第1のヒーター33によりウエハトレイ10を介して半導体ウエハ1を加熱すると共に、第2のヒーター34により検査用基板4を加熱したが、これらに代えて、第1のヒータ

-33により半導体ウエハ1のみを加熱してもよいし、 オープン又は赤外線による輻射熱により半導体ウエハ1 を加熱してもよい。

【0088】 (第3の実施形態) 以下、第3の実施形態 に係る半導体集積回路の検査方法について、図9

(a)、(b)及び図10を参照しながら説明する。

尚、第3の実施形態は、第1の実施形態に係る半導体集 積回路の検査装置を用いるので、第1の実施形態と同様 の部材については、同一の符号を付すことにより説明を 省略する。

【0089】第3の実施形態は、半導体ウエハ1の上に 形成されている複数の半導体集積回路素子の電気的特性 を検査した後の工程に特徴を有し、半導体集積回路素子 の電気的特性をウエハレベルで一括して検査するまでの 工程については、第1の実施形態又は従来例を用いるこ とができる。従って、以下の説明においては、半導体集 積回路素子の電気的特性を検査した後の工程についての み説明する。

【0090】まず、図9(a)において矢印で示すように密封空間22を減圧して、プローブ端子8と検査用電極2とを互いに接触させて電気的に導通させると共に、検査用基板4とウエハトレイ10とを一体化させた状態で、検査用基板4及びウエハトレイ10をパーンイン装置23の収納部23a(図2を参照)に収納する。その後、収納部23aの雰囲気温度をパーンイン温度に上昇させた後、検査用基板4のプローブ端子及び半導体ウエハ1の外部電極2を介して半導体集積回路素子に検査用電圧を供給して、半導体ウエハ1の上に形成されている複数の半導体集積回路素子の電気的特性をウエハレベルで一括して検査する。

【0091】このように、密封空間22を減圧すると、 検査用基板4及びウエハトレイ10に大気圧が作用し て、異方導電性ゴムシート9が弾性変形するので、異方 導電性ゴムシート9の内部の導電性粒子9aの配列は、 従来と同様、図11(a)に示す直線状から図11 (b)に示すジグザグ状に変化する。

【0092】半導体ウエハ1の上に形成されている複数の半導体集積回路素子の電気的特性の検査が完了すると、収納部23aの雰囲気温度をパーンイン温度に保った状態で、図9(b)において矢印で示すように、密封空間圧力可変パルプ26を制御して、密封空間22の圧力を大気圧に戻し、その後、図10に示すように、検査用基板4とウエハトレイ10とを分離する。

【0093】このようにすると、異方導電性ゴムシート9に加わっていた圧力が解放されるため、異方導電性ゴムシート9は元の状態に戻り、導電性粒子9aの配列は、図11(b)に示すジグザグ状から図11(c)に示す直線状に復元する。

ハ1を加熱すると共に、第2のヒーター34により検査 【0094】次に、検査用基板4及びウエハトレイ10 用基板4を加熱したが、これらに代えて、第1のヒータ 50 をパーンイン装置23の収納部23aから外部に取り出

して、検査用基板4及びウエハトレイ10の温度を常温 に戻す。

【0095】第3の実施形態は、バーンイン温度下で異 方導電性ゴムシート9に加わっていた圧力を解放するこ と、つまり異方導電性ゴムシート9が加熱されており柔 軟な状態にあるときに該異方導電性ゴムシート9に加わ っていた圧力を解放してから、検査用基板4ひいては異 方導電性ゴムシート9の温度を常温に戻すことに特徴を 有する。このため、異方導電性ゴムシート9を常温に戻 してから該異方導電性ゴムシート9に加わっていた圧力 10 を解放する場合に比べて、導電性粒子 9 a の配列は直線 状に復元され易い。従って、異方導電性ゴムシート9に 温度変化及び圧力変化が繰り返し作用しても、導電性粒 子9 a の配列は直線状に復元し易いので、検査用基板 4 の寿命が長くなる。

【0096】尚、第3の実施形態においては、検査用基 板4とウエハトレイ10とを分離してから、検査用基板 4ひいては異方導電性ゴムシート9の温度を常温に戻す ので、導電性粒子9 a の配列はより直線状に一層復元し 易いが、密封空間22の圧力は大気圧に戻すが、検査用 20 基板4とウエハトレイ10とが分離されていないとき に、検査用基板 4 ひいては異方導電性ゴムシート 9 の温 度を常温に戻してもよい。このようにしても、導電性粒 子9aの配列は直線状に復元する。また、このようにす ると、検査用基板4及びウエハトレイ10を一体化され た状態でパーンイン装置23から取り出すことができる ので、検査用基板4及びウエハトレイ10の取り出し作 業が容易になる。

【0097】また、第3の実施形態においては、検査用 基板4がパーンイン温度にあるときに密封空間22の圧 30 力を大気圧に戻したが、検査用基板 4 がパーンイン温度 と常温との間にあるときに、密封空間22の圧力を大気 圧に戻してもよい。このようにすると、導電性粒子9 a の配列の復元性は若干劣るが、検査用基板4が常温にな ってから密封空間22の圧力を大気圧に戻す場合に比べ て、導電性粒子9 a の配列は直線状に復元し易い。

#### [0098]

【発明の効果】本発明に係る第1又は第2の半導体集積 回路の検査方法によると、半導体ウエハ及び検査用基板 が加熱されている状態で密封空間を減圧するため、プロ 40 ープ端子が外部電極の表面に形成されている表面酸化膜 を確実に破ることができ、プローブ端子と外部電極とを 電気的に確実に導通させることができるので、検査用基 板に設けられるプローブ端子の数が増加しても、プロー プ端子と外部電極との接触抵抗のバラツキを低減するこ とができる。

【0099】本発明に係る第3の半導体集積回路の検査 方法によると、検査用基板ひいては異方導電性ゴムシー トが加熱されている状態で密封空間を大気圧に戻すた め、異方導電性ゴムシートに温度変化及び圧力変化が繰 50 4 検査用基板

り返し作用しても、導電性粒子の配列が直線状に復元し 易いので、検査用基板の寿命が長くなる。

【0100】本発明に係る半導体集積回路の検査装置に よると、密封空間減圧用配管に密封空間の圧力値を所望 値に制御できる密封空間圧力可変バルブが設けられてい るため、密封空間の減圧又は加圧が容易になるので、外 部電極の表面に形成されている表面酸化膜をプローブ端 子により確実に破ることができる。

【0101】本発明に係るアライメント装置によると、 ウエハトレイに保持されている半導体ウエハを加熱する 加熱手段を備えているため、検査用基板の各プローブ端 子を加熱されている半導体ウエハの複数の半導体集積回 路素子の各外部電極に押し付けることができ、プローブ 端子により外部電極の表面に形成されている表面酸化膜 を確実に破ることができるので、プローブ端子と外部電 極とを電気的に確実に導通させることができる。

#### 【図面の簡単な説明】

【図1】第1の実施形態に係る半導体集積回路の検査装 置の断面図である。

【図2】第1の実施形態に係る半導体集積回路の検査方 法に用いるパーンイン装置の概略斜視図である。

【図3】 (a) 及び (b) は第1の実施形態に係る半導 体集積回路の検査方法の各工程を示す断面図である。

【図4】 (a) 及び (b) は第1の実施形態に係る半導 体集積回路の検査方法の各工程を示す断面図である。

【図5】第1の実施形態の第1変形例に係る半導体集積 回路の検査装置及び検査方法を示す断面図である。

【図6】第1の実施形態の第2変形例に係る半導体集積 回路の検査方法を示す断面図である。

【図7】第2の実施形態に係る半導体集積回路の検査装 置及び検査方法を示す断面図である。

【図8】第2の実施形態に係る半導体集積回路の検査装 置及び検査方法を示す断面図である。

【図9】 (a) 及び(b) は第3の実施形態に係る半導 体集積回路の検査方法を示す断面図である。

【図10】第3の実施形態に係る半導体集積回路の検査 方法を示す断面図である。

【図11】 (a)~(c) は第3の実施形態に係る半導 体集積回路の検査方法の作用を示す断面図である。

【図12】従来の半導体集積回路の検査装置を示す断面

【図13】(a)~(c)は従来の半導体集積回路の検 査方法の各工程を示す断面図である。

【図14】(a)~(c)は従来の半導体集積回路の検 査方法の作用を示す断面図である。

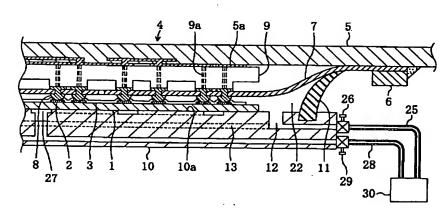
### 【符号の説明】

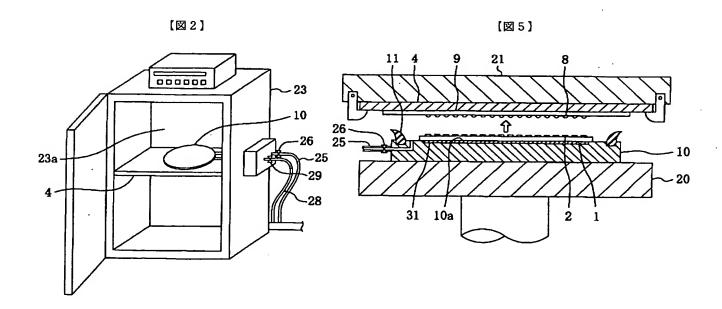
- 半導体ウエハ
- 2 外部電極
- 3 パッシペーション膜

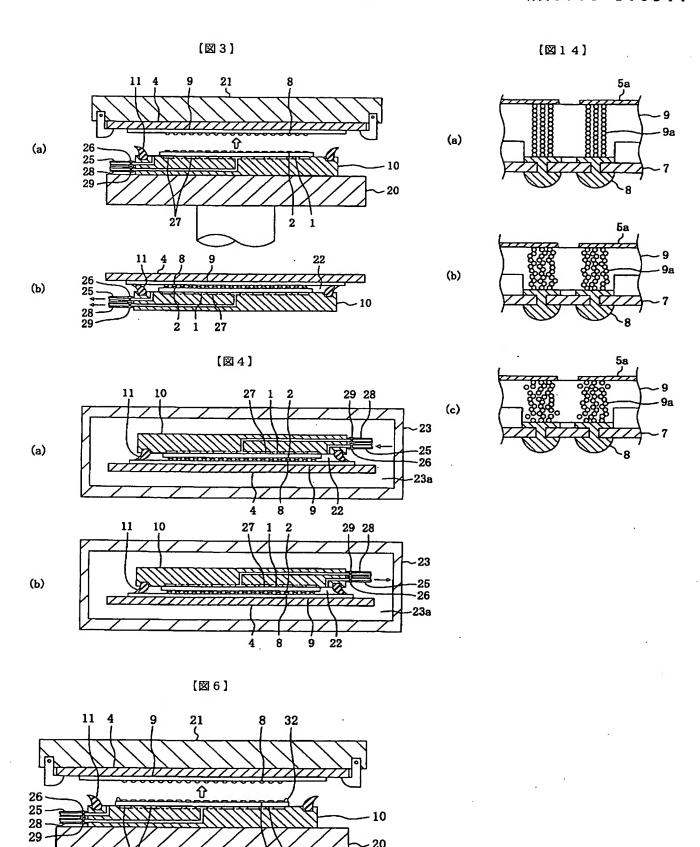
- 5 配線基板
- 5 a 配線層
- 6 剛性リング
- 7 メンプレンシート
- 8 プローブ端子
- 9 異方導電性ゴムシート
- 9 a 導電性粒子
- 10 ウエハトレイ
- 10a ウエハ保持部
- 11 環状のシール部材
- 12 減圧用凹状溝
- 13 連通路
- 20 可動ステージ
- 21 基板ホルダー

- 22 密封空間
- 23 パーンイン装置
- 23a 収納部
- 25 密封空間減圧用配管
- 26 密封空間圧力可変パルブ
- 27 空間部
- 28 空間部減圧用配管
- 29 空間部圧力可変パルプ
- 30 真空ポンプ
- 10 31 誘電体
  - 32 接着力又は粘着力を有する樹脂
  - 33 第1のヒーター
  - 34 第2のヒーター







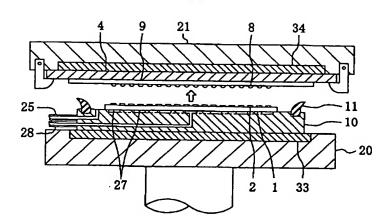


2

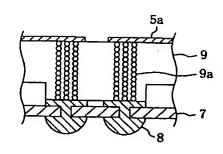
· (a)

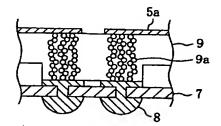
(b)

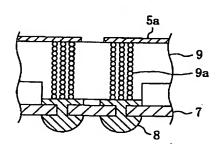
【図7】



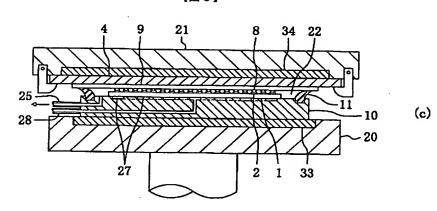
【図11】



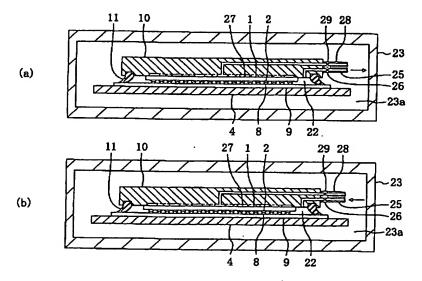




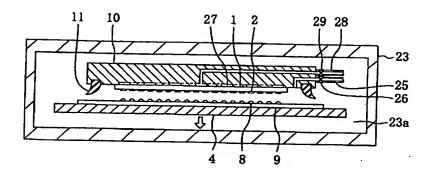
【図8】



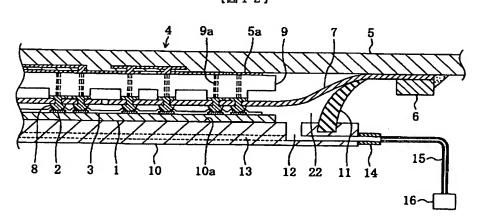
【図9】



[図10]



[図12]



[図13]

